

Stage LIESSE – Langage SysML

Durée : 1 journée

Date : jeudi 30 mai 2013 (9H-17H)

Public : *Enseignants de Sciences Industrielles pour l'Ingénieur, de Sciences Physiques et de Mathématiques.*

Nombre de places : 32

Lieu de formation : ENS Cachan, Département de Génie Mécanique

Contact : Jean-Marie VIRELY - jean-marie.virely@ens-cachan.fr

Réservation :

Objectifs : *A la fin de la journée, les stagiaires devront être capable de positionner SysML dans le processus de réalisation de produits et d'ébaucher le (ou les) diagrammes pertinents, relatifs à un point de vue de description ou à un objectif de simulation dans une approche d'ingénierie système*

Contenu :

Définition du langage SysML et présentation des différents diagrammes (normes de représentation et syntaxe) retenus pour la formation :

- Diagramme des exigences,
- Diagramme des cas d'utilisation,
- Diagramme de séquences,
- Diagrammes de blocs,
- Diagrammes de blocs internes,
- Diagrammes paramétriques,
- Diagrammes d'état.

La formation sera consolidée par des exemples de modélisation (fonctionnelle), structurelle, temporelle, comportementale et validée par des exemples de simulations.

Il y sera également abordé l'aspect didactique de l'enseignement de SysML et de son positionnement par rapport à l'analyse fonctionnelle. Il y sera présenté des exemples de son utilisation dans la réalisation de produits industriels pluritechnologiques.

Programme prévisionnel :

8h45 – 9h	Accueil
9h00 – 9h15	Mot de Bienvenue
9h15 – 10h45	SysML au cœur de la réalisation de produit
11h - 12h30	Les diagrammes
12h30 – 14h00	Déjeuner
14h - 15h	Les diagrammes
15h - 16h	La simulation du comportement des produits
16h - 17h	L'enseignement de SysML
17h	Conclusion et perspectives